

Formation Sigrity X Aurora

Solution : Analyses

Référence : eSIGXAUR

Durée : 2 jours (8h)

Qui est concerné ?

Cette formation s'adresse aux électroniciens amenés à réaliser des analyses SI et PI avec Sigrity X Aurora.

Niveau Requis

Connaissances générales en électronique.

Objectif

A l'issue du stage, le participant sera en mesure de créer les analyses SI et PI de Sigrity X Aurora et d'en exploiter les résultats.

Pédagogie

La pédagogie est active et participative.

Elle alternera : apports théoriques de l'animateur qui est formateur expérimenté et spécialisé sur l'outil ET réalisations pratiques sous forme d'exemples et exercices.

Remise d'un support de cours en français.

Appréciation des résultats

Les procédures d'évaluation sont concrétisées par des travaux pratiques avec des tests réguliers de contrôle de connaissances.

En fin de formation, le stagiaire complètera un test d'évaluation sur ses connaissances et sur la prestation reçue durant la formation, et un certificat de compétence lui sera remis.

Moyens pédagogiques, techniques et d'encadrement

- Formation en distanciel de 4 participants au maximum
- Le poste informatique du stagiaire doit comporter le logiciel, en relation avec la formation, préalablement installé et fonctionnel
- Support de cours complet en PDF transmis par courriel à chaque stagiaire
- Formation animée Stéphan MOUQUET, ingénieurs CAO électronique

Contenu du cours

Jour 1

🕒 10:00 - 10:15 :

- Accueil par le formateur
- Présentation orale de la formation,
- Tour de table :

Le formateur se présente, et décrit ses activités de support technique et de formateur.

Le formateur interroge chaque stagiaire afin d'évaluer son degré de connaissance en électronique.

De plus, il demande à chacun des participants leurs besoins spécifiques liés à la formation, et en prend compte lors du déroulé de celle-ci.

🕒 10:15 - 12:00 :

- Configuration de la carte pour réaliser les analyses intégrées.
- Extraction topologie.
- Simulation d'un signal routé avec Topology Workbench

🕒 14:00 - 16:00 :

- Configuration analyses d'impédance et de couplage
- Exploitation tables de résultats
- Visualisation dans la carte des discontinuités d'impédance et des couplages.
- Configuration analyses de réflexion et de crosstalk - assignation modèles IBIS
- Exploitations des résultats : tableaux, signaux en fonction du temps, in situ dans la carte

Jour 2

🕒 10:00 - 12:00 :

- Analyse chemin de retour du courant (Return Path)
- Analyse IR Drop

🕒 14:00 - 16:00 :

- Analyse Résistance DC
- Analyse Analyse Power Inductance.
- Analyse Thermique de la carte
- QCM et questionnaire d'évaluation de la formation par le stagiaire